



KTH Informations- och kommunikationsteknik

Tentamen i IE1204/5 Digital Design Torsdag 29/10 2015 9.00-13.00

Allmän information (TCOMK, Ask for an english version of this exam if needed)

Examinator: Ingo Sander.

Ansvarig lärare: William Sandqvist tel 08-7904487

Tentamensuppgifterna behöver *inte* återlämnas när du lämnar in din skrivning.

Hjälpmedel: Inga hjälpmedel är tillåtna!

Tentamen består av tre delar med sammanlagt 14 uppgifter, och totalt 30 poäng:

Del A1 (Analys) innehåller tio korta uppgifter. Rätt besvarad uppgift ger en poäng. Felaktig besvarad ger 0 poäng. Det totala antalet poäng i del A1 är **10 poäng**. För **godkänt på del A1 krävs minst 6p, är det färre poäng rättar vi inte vidare.**

Del A2 (Konstruktionsmetodik) innehåller två metodikuppgifter om totalt **10 poäng**. För att bli **godkänd på tentamen** krävs **minst 11 poäng** från A1+A2, *är det färre poäng rättar vi inte vidare.*

Del B (Designproblem) innehåller två friare designuppgifter om totalt **10 poäng**.

OBS! I slutet av tentamenshäftet finns ett inlämningsblad för del A1, som ska avskiljas för att lämnas in tillsammans med lösningarna för del A2 och del B.

För ett godkänt betyg (**E**) krävs **minst 11 poäng på hela tentamen**. Vid *exakt* 10p från A1(6p)+A2(4p) erbjuds komplettering (FX) till godkänt.

Betyg ges enligt följande:

0 –	11 –	16 –	19 –	22 –	25
F	E	D	C	B	A

Resultatet beräknas meddelas före torsdagen den 19/11 2015.

Del A1: Analysuppgifter

Endast svar krävs på uppgifterna i del A1. Lämna svaren på inlämningsbladet för del A1 som du hittar på sista sidan av tentahäftet.

1. 1p/0p

En funktion $f(x, y, z)$ beskrivs med hjälp av uttrycket:

$$f(x, y, z) = x \cdot y \cdot z + x \cdot \overline{y} \cdot \overline{z} + (y + z)$$

Ange funktionens maxtermer, dvs ange funktionen som produkt av summer.

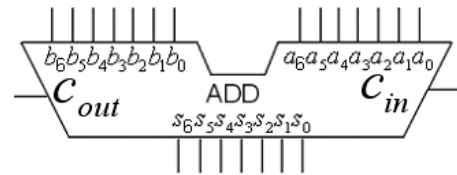
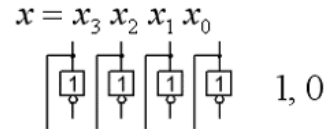
$$f(x, y, z) = \{PoS\} = ?$$

2. 1p/0p

Ett fyrabitars teckenlöst tal x ($x_3x_2x_1x_0$) ska multipliceras med konstanten **7**.

Detta sker genom att talet x ansluts till en sju bitars adderare som konfigurerats för att utföra operationen $y = 7 \cdot x = (8 \cdot x - 1 \cdot x)$

Rita hur adderaren ska konfigureras. Förutom de fyra bitarna i talet x så finns även konstanterna med värdet 0 eller 1 tillgängliga. En kopia av figuren finns även på svarsblanketten.



$$y_6 y_5 y_4 y_3 y_2 y_1 y_0$$

3. 1p/0p

Två binära 6 bitars tvåkomplement tal adderas. Vad blir resultatet uttryckt som ett decimaltal med tecken?

$$\begin{array}{r} 001011 \\ + 101110 \\ \hline \end{array} = \text{signed decimal } \pm??_{10}$$

4. 1p/0p

Ett Karnaughdiagram för en funktion av fyra variabler $y = f(x_3, x_2, x_1, x_0)$ ges nedan.

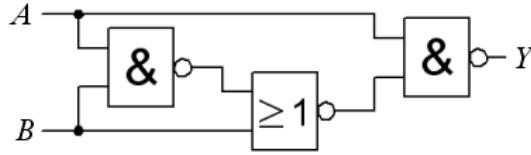
Ange funktionen minimerad y_{\min} som en summa av produkter, på **SoP** form.

"-" i diagramet står för "don't care".

		x_1x_0			
		00	01	11	10
x_3	0	0 -	1 0	3 0	2 1
	0	4 1	5 -	7 1	6 0
x_2	0	12 1	13 1	15 0	14 0
	1	8 1	9 0	11 0	10 -

5. 1p/0p

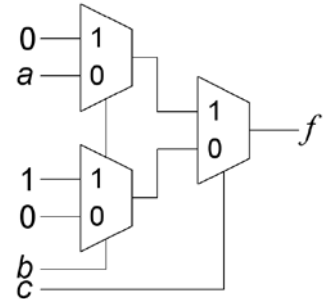
Figuren nedan visar ett grindnät med två NAND grindar och en NOR-grind. Förenkla funktionen $Y = f(A, B)$ så långt som möjligt.



6. 1p/0p

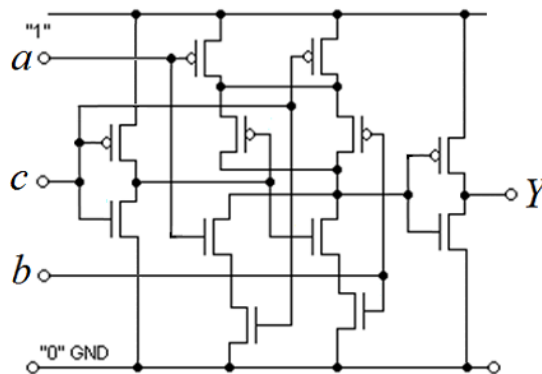
En logisk funktion av tre variabler $c b a$ är realiserad med multiplexorer. Ange funktionen på minimerad **PoS** form (som produkt av summor).

$$f(c, b, a) = \{PoS\}_{\min} = ?$$

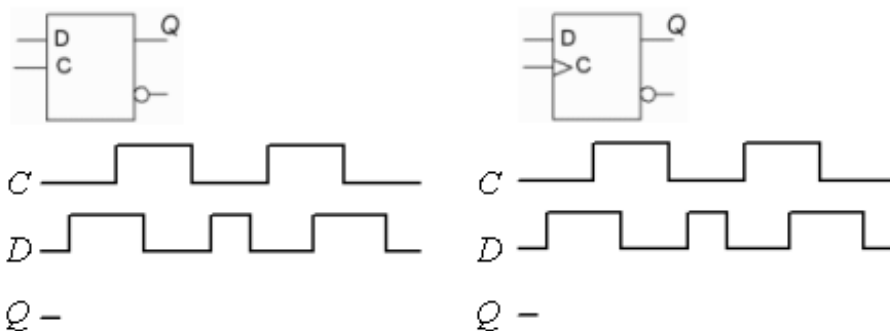


7. 1p/0p

Ange den logiska funktion som realiseras av CMOS kretsen i figuren nedan. $Y = f(a, b, c) = ?$

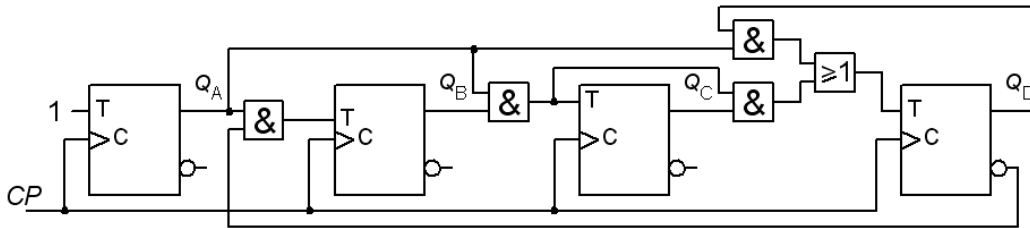


8. 1p/0p



Komplettera tidsdiagrammen för D-latch och D-flipflop genom att rita signalen Q för båda fallen. Rita tydlig figur så att det framgår vad det är som orsakar förändringar i Q !

9. 1p/0p



Figuren visar en synkron dekadräknare ($Q_D Q_C Q_B Q_A$ 0...9). Markera (= rita i figuren på svarsblanketten) den kritiska signalvägen som avgör hur snabbt räknaren kan räkna (the "critical path"). Beräkna den minsta tid T [ns] mellan klockpulserna som fortfarande ger säker funktion.

Grindar: $t_{pdOR} = 4$, $t_{pdAND} = 5$ [ns] Vippor: $t_{su} = 3$, $t_h = 1$, $t_{pdQ} = 2$ [ns]

10. 1p/0p

Nedan är VHDL-koden för en 2:1 Multiplexor. Multiplexorns Karnaughdiagram visas till höger. Komplettera koden så att det blir en **Hazardfri** MUX. Kodraden finns också på svarsblanketten.

		Y			
		00	01	11	10
c	b a	0 ⁰ 0	1 ³ 1 ² 0	1 ³ 1 ² 0	0
	1 ⁴ 0	0 ⁵ 0	1 ⁶ 1	1	1

```
-- import std_logic from the IEEE library
library IEEE;
use IEEE.std_logic_1164.all;
```

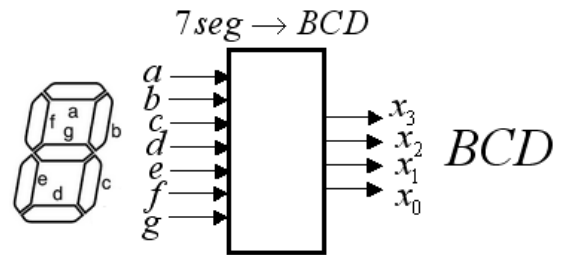
```
-- this is the entity
entity MUX is
  port (
    a : in std_logic;
    b : in std_logic;
    c : in std_logic;
    Y : out std_logic);
end entity MUX;
```

```
-- this is the architecture
architecture gates of MUX is
begin
  Y <= (b AND c) OR (a AND NOT c) ;
end architecture gates;
```

Del A2: Konstruktionsmetodik

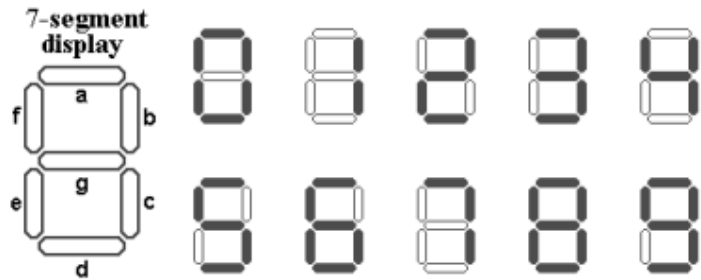
Observera! Del A2 rättas endast om Du är godkänd på del A1

11. 5p Ett äldre mätinstrument har en sju-segmentdisplay med sju glödlampor, men den saknar ett uttag för anslutning till dator. Man vill därför tillverka ett kombinatoriskt nät som ansluts till glödlamporna och som sedan omvandlar 7-segmentkoden till den vanliga BCD-koden (normalt binärkodade siffror 0 till 9) som kan användas av en mängd andra utrustningar.



a) (1p) Ställ upp **sanningstabellen** för de tio BCD-siffrorna. Lysande segment är "1". $(x_3x_2x_1x_0)_{BCD} = f(abcdefg)$

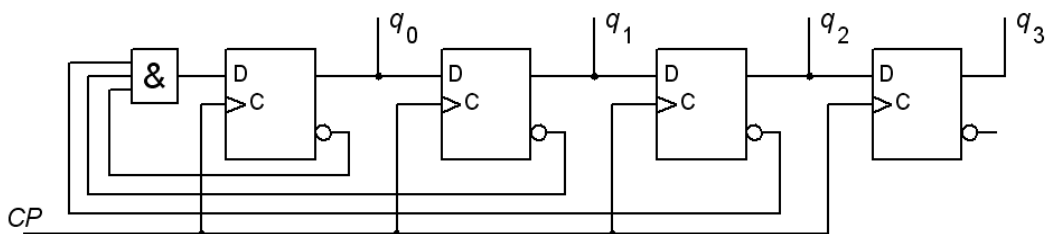
b) (1p) Inspektera **sanningstabellen**. Man kan då upptäcka att även om upp till två av segmenten **utesluts** som signaler förblir sambandet mellan segmentbild och BCD-siffra entydigt. Finn **ett/två** segment som man kan klara sig utan? Ställ upp den nya **sanningstabellen utan** ett eller två segment.



c) (2p) Ställ upp karnaughdiagram för de fyra bitarna i BCD-koden och ta fram de **minimerade uttrycken** för $x_3 x_2 x_1 x_0$ på SoP-form. Segmentkombinationer som aldrig uppträder **ska** utnyttjas som don't care. (Med ett eller två uteslutna segment i sanningstabellen blir antalet variabler hanterliga 5 eller 6).

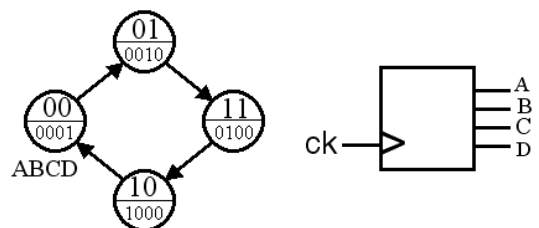
d) (1p) Välj själv ut ett av uttrycken för $x_3 x_2 x_1 x_0$ och realisera detta med enbart 2 ingångars **NAND**-grindar. (inga inverterade variabler finns tillgängliga)

12. 5p Figuren visar ett sekvensnät, en "självkorrigerande ringräknare" som räknar "one hot"-sekvensen $q_3q_2q_1q_0$ 0001, 0010, 0100, 1000.



a) (2p) Analysera sekvensnätet i figuren och rita det **fullständiga tillstånddiagrammet** och den **fullständiga tillståndstabellen**. Om räknaren skulle starta i något **annat** tillstånd än något av de fyra önskade "one hot" tillstånden, hur många klockpulser krävs det i värsta fall innan räknaren "korrigerat" detta och hamnar i den rätta sekvensen?

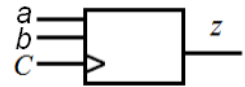
b) (3p) Man kan även få samma "one hot"-sekvens från en Moore-automat med fyra tillstånd, se tillstånddiagrammet till höger. Konstruera detta sekvensnät med D-vippor och valfria grindar. Använd figurens tillståndskodning. Rita kretsschema.



Del B. Designproblem

Observera! Del B rättas endast om Du har mer än 11p på del A1+A2.

13. 4p Sekvensdetektor. Olika tre gånger i rad.



Du ska konstruera en synkron sekvenskrets, i form av en positivt flanktriggad Moore-automat med D-vippor. Insignalerna a och b är synkroniserad med klockpulserna C . Utsignalen z ska bli **1** när a och b varit **olika** i minst tre på varandra följande klockpulsintervall.

För övriga sekvenser ska z vara lika med 0.

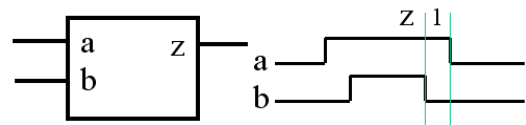
a) (2p) Ställ upp kretsens **tillståndstabell** och rita **tillståndsdigram**.

b) (1p) Använd Graykod för att koda tillstånden och ställ upp den **kodade tillståndstabellen**. Tag fram de minimerade uttrycken **för nästa tillstånd** och för **utgångsvärdet**.

c) (1p) Rita nästa tillståndsavkodarens **grindnät**, det finns bara tillgång till AND, OR, och XOR grindar.

14. 6p Inside pulse detector.

Ett asynkront sekvensnät ”jämför” pulser som inkommer på två ingångar a och b . Pulsen på b ingången är alltid lite kortare än pulsen på a ingången, och det kommer högst en b -puls under intervallet a -pulsens kommer slumpvis i förhållande till a -pulsens. (Det förekommer inga **exakt** samtidiga händelser).



Sekvensnätet ska indikera det fallet när b har startat (blivit 1) **efter** det att a startat (blivit 1), och b har tagit slut (blivit 0) **innan** a har slutat (blivit 0). Utsignalen z ska då hållas =1 från b :s bakkant till a :s bakkant. z ska vara 0 för alla andra fall. Se figurens tidsdiagram som visar detta fall.

a) Ställ först upp en korrekt **flödestabell** för sekvensnätet. Du behöver nu från början inte bry dig om att minimera antalet tillstånd. Alla positioner i tabellen som **inte** kan förekomma enligt beskrivningen ovan ska vara markerade som don't care.

b) Förenkla tillståndsdigrammet genom att slå ihop kompatibla tillstånd. (Olika lösningar är möjliga, det finns bla en lösning med fyra tillstånd).

c) Gör en lämplig **tillståndstilldelning** med en **exitations-tabell** som ger nät som är **fria från kritisk kapplöpning**. (Olika lösningar är möjliga, en lösning med två tillståndsvariabler finns som utnyttjar icke stabila övergångstillstånd och okritisk kapplöpning).

Du skall även ta fram de **hasardfria uttrycken** för nästa tillstånd samt ett **uttryck för utgångsvärdet**, och rita **grindnäten** med valfria grindar.

Lycka till!

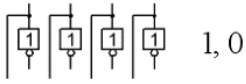
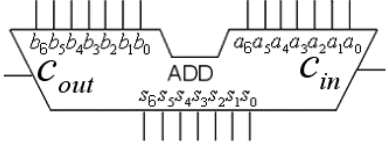
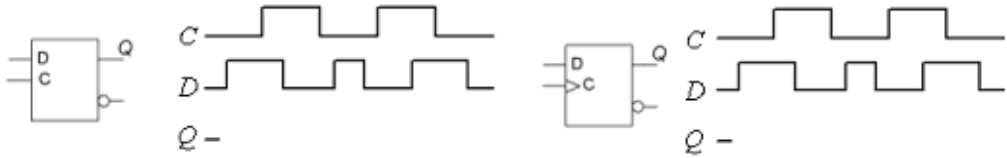
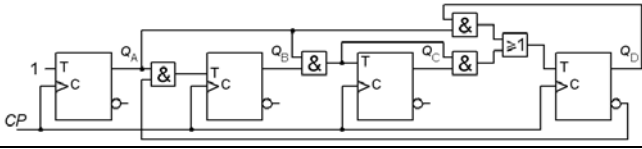
Inlämningsblad för del A Blad 1

(ta loss och lämna in tillsammans med lösningarna för del A2 och del B)

Efternamn: _____ Förnamn: _____

Personnummer: _____ Blad: **1**

Skriv in dina svar för uppgifterna från del A1 (1 till 10)

Fråga	Svar		
1	$f(x, y, z) = \{PoS\} = ?$		
2	$y = 7 \cdot x = (8 \cdot x - 1 \cdot x)$ $x = x_3 x_2 x_1 x_0$   $y_6 y_5 y_4 y_3 y_2 y_1 y_0$	3	Signed decimal $\pm??_{10} =$
4	$f(x_3, x_2, x_1, x_0) = \{SoP\}_{\min} = ?$	5	$Y = f(A, B) = ?$
6	$f(c, b, a) = \{PoS\}_{\min} = ?$	7	$Y = f(a, b, c) = ?$
8			
9			$T [\text{ns}] =$
10	$Y \leq (b \text{ AND } c) \text{ OR } (a \text{ AND NOT } c)$		i

Nedanstående del fylls i av examinatorn!

Del A1 (10)	Del A2 (10)		Del B (10)		Totalt (30)	
Poäng	11	12	13	14	Summa	Betyg