



Skriftlig Tentamen

IE1204 Digital Design

2022-01-17

Examiner/Examinator: Carl-Mikael Zetterling

Responsible teacher/Ansvarig lärare: Carl-Mikael Zetterling, 08-790 4344

Swedish/Svenska:

Tentamenstexten ska lämnas in när lösningarna lämnas in.

Inga tillåtna hjälpmedel utom linjal.

Examen består av två delar:

Del 1 har 16 uppgifter med max 1 poäng per uppgift som ska besvaras på ”Answer Form”.

Del 2 har 4 uppgifter med max 4 poäng per uppgift som ska besvaras på separat papper.

Lämna in båda delar samtidigt. Disponera tiden själv mellan delarna.

Uppgifterna är inte ordnade efter svårighetsgrad.

Om slutsumman av tentan har halvpöäng avrundas det uppåt.

X = 1 om studenten har minst 8 poäng på del 1

Y = 1 om studenten har minst 16 poäng totalt

P = 1 om studenter får godkänt på tentamen

Fx = 1 om studenten kan godkännas efter en extra uppgift

X	Y	P	F _X
0	0	0	0
0	1	0	1
1	0	0	1
1	1	1	0

Totalt max 32 poäng på tentamen.

För godkänt krävs

(minst 8 poäng på del 1) OCH (minst 16 poäng totalt)

Fx om något villkor ej är uppfyllt med en poängs marginal.

Betygskalan för tentamen förutsatt att studenten har minst 8 poäng från del 1.

0-15	16-18	19-21	22-24	25-27	28-31	32
F	E	D	C	B	A	A+

Resultat meddelas inom tre veckor.

Written Exam

IE1204 Digital Design

2022-01-17

Examiner/Examinator: Carl-Mikael Zetterling

Responsible teacher/Ansvarig lärare: Carl-Mikael Zetterling, 08-790 4344

English:

The exam text should be handed in after the exam.

No aids allowed except ruler.

The exam consists of two parts:

Part 1 has 16 exercises for max 1 point per exercise to be answered on the “Answer Form”.

Part 2 has 4 exercises for max 4 points per exercise, to be answered on a separate paper.

Hand in both parts at the same time. Plan the time yourself between the parts.

The exercises are not in order of difficulty.

If the total sum of the exam has half points this will be rounded up.

X = 1 if student has at least 8 points from part 1

Y = 1 if student has at least 16 points in total

P = 1 if student passes exam

Fx = 1 if a student can pass after an extra task

X	Y	P	Fx
0	0	0	0
0	1	0	1
1	0	0	1
1	1	1	0

Total max of 32 points on the exam.

To pass the exam requires

(at least 8 points from part 1) AND (at least 16 points in total)

Fx if any condition is not fulfilled by one point's margin.

Grades are given as follows provided the student has at least 8 points from part 1.

0-15	16-18	19-21	22-24	25-27	28-31	32
F	E	D	C	B	A	A+

The result will be announced within three weeks.

Del 1/Part 1, 1 point per exercise, fill in on “Answer Form”

1 Number Conversion

Swedish: Talet A är ett 16 bitars binärt tal.
Konvertera till ett hexadecimal tal.

English: The number A is an 16-bit binary number.
Convert to a hexadecimal number.

$$A = 1110\ 1001\ 1010\ 0101_2$$

2 Addition

Swedish: Konvertera A och B från decimala till 8 bitars två-komplement kodade tal.
Beräkna A + B (binärt) och svara med ett 8 bitars två-komplement kodat tal.
Tänk på att du kan kontrollera dina beräkningar med decimala tal.

English: Convert A and B from decimal to 8-bit binary (two’s complement) numbers.
Calculate A + B (binary) and answer with an 8-bit binary (two’s complement) number.
You can check your calculations using decimal numbers.

$$A = 93_{10}$$
$$B = 15_{10}$$

3 Subtraction

Swedish: Konvertera A och B från decimala till 8 bitars två-komplement kodade tal.
Beräkna A - B (binärt) och svara med ett 8 bitars två-komplement kodat tal.
Tänk på att du kan kontrollera dina beräkningar med decimala tal.

English: Convert A and B from decimal to 8-bit binary (two’s complement) numbers.
Calculate A - B (binary) and answer with an 8-bit binary (two’s complement) number.
You can check your calculations using decimal numbers.

$$A = 37_{10}$$
$$B = 79_{10}$$

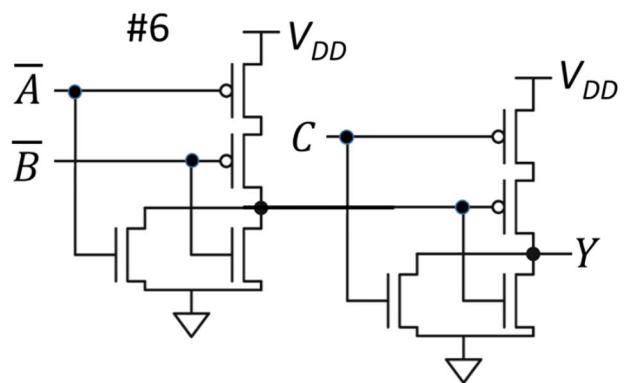
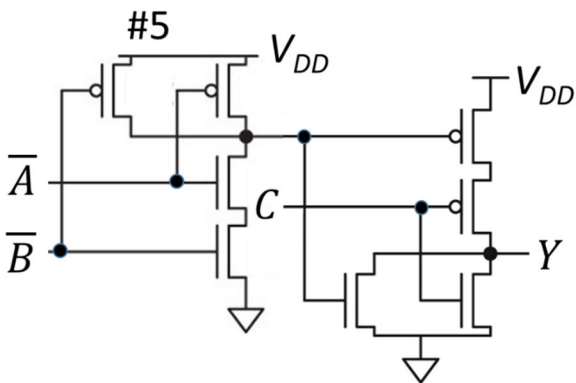
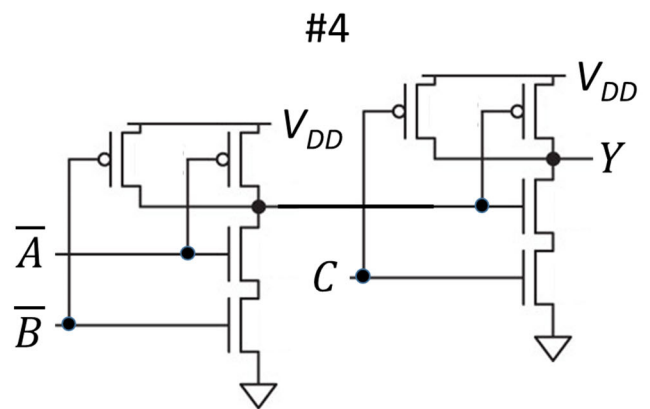
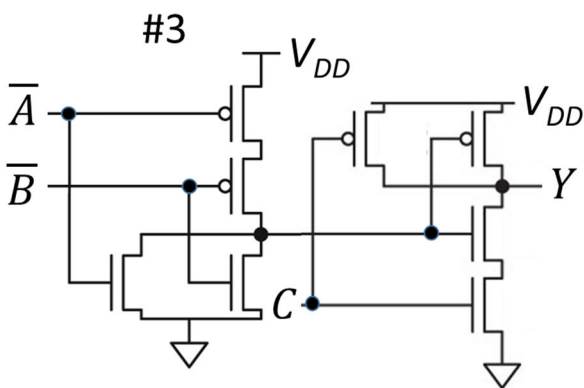
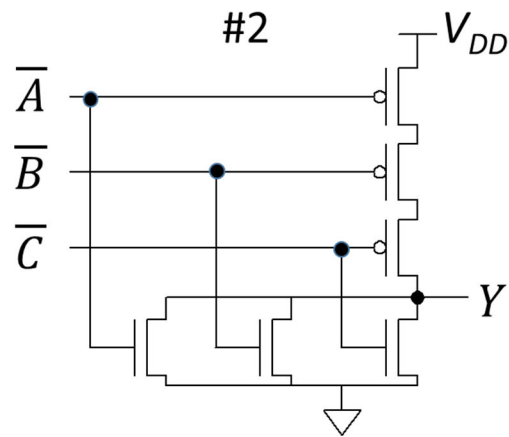
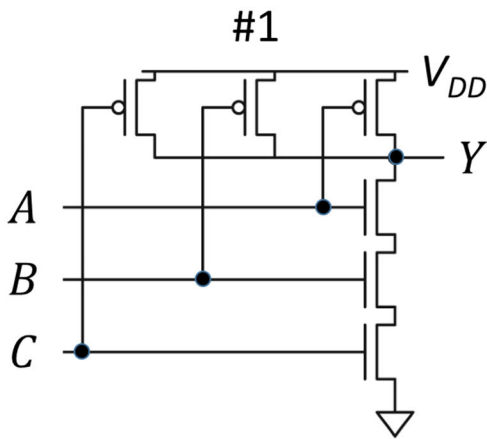
4 CMOS

Swedish: Bestäm vilken/vilka av CMOS-grindnäten på nästa sida som har den funktionen Y.
Det kan finnas mer än ett korrekt svar.

English: Determine which of the CMOS-circuits on the next page have the function Y.
There may be more than one correct answer.

$$Y = \overline{\overline{A} + \overline{B} \cdot C}$$

4 CMOS



5 Boolean Algebra

Swedish: Ta fram enklast möjliga booleska uttryck.

English: Derive the simplest possible Boolean expression.

$$Y = A \cdot \bar{B} \cdot \bar{C} \cdot D + \bar{B} \cdot C \cdot \bar{D} + \bar{A} \cdot C \cdot D + B \cdot C \cdot D + A \cdot \bar{B} \cdot C$$

6 MUX to K-map

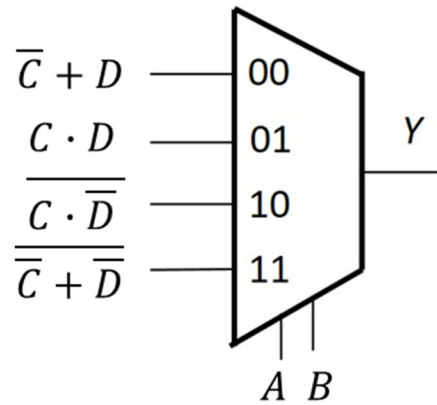
Swedish: Fyll i K-Map från MUX-kopplingen.

Ta fram enklast möjliga booleska uttryck för Y från K-map. Välj PoS eller SoP.

English: Fill in the K-Map from the MUX circuit.

Derive simplest possible Boolean expression from the K-map. Select PoS or SoP.

Y	CD 00	CD 01	CD 11	CD 10
AB 00				
AB 01				
AB 11				
AB 10				

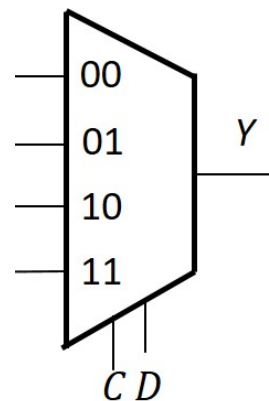


7 K-Map to MUX

Swedish: Använd en 4:1 MUX och valfria grindar eller 0 och 1 och gör en krets för K-map med CD som select-signaler.

English: Use a 4:1 MUX and any logic gates or 0 or 1 to draw a circuit for the K-map with CD as select signals.

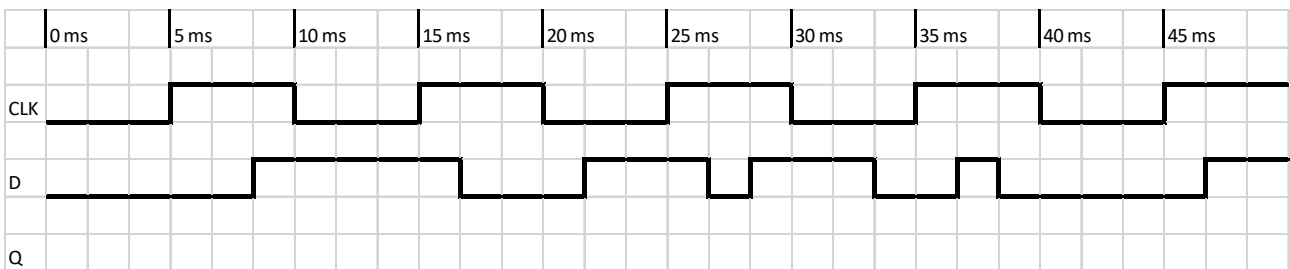
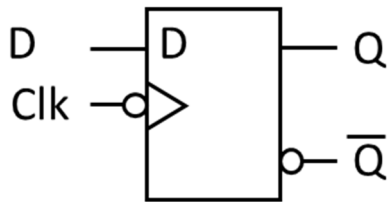
Y	CD 00	CD 01	CD 11	CD 10
AB 00	0	0	1	1
AB 01	0	0	0	0
AB 11	1	1	1	0
AB 10	0	1	0	0



8 Timing diagram

Swedish: Rita tidsdiagram för D-vippan (D flip-flop) i "Answer Form".

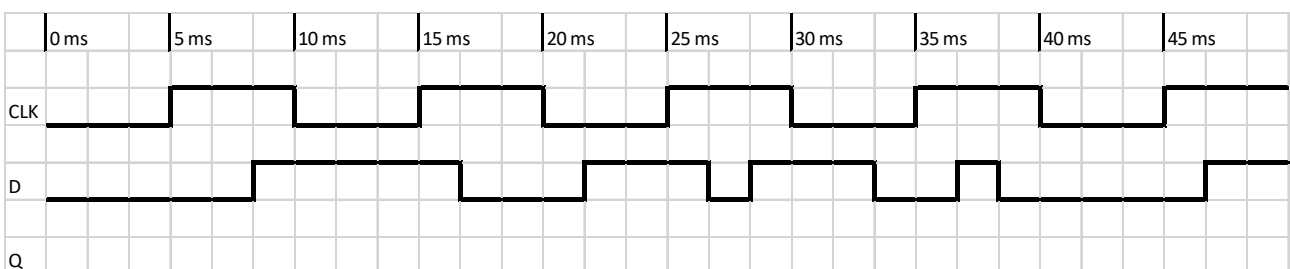
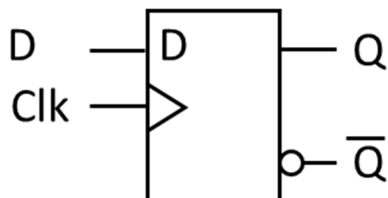
English: Draw the timing diagram for the D flip-flop in the "Answer Form".



9 Timing diagram

Swedish: Rita tidsdiagram för D-vippan (D flip-flop) i "Answer Form".

English: Draw the timing diagram for the D flip-flop in the "Answer Form".



10 Timing calculation

Swedish: Beräkna maximal klockfrekvens för kretsen nedan.

English: Calculate the maximum clock frequency for this circuit.

Delay Per Register

$$t_{pcq} = 55 \text{ ps}$$

$$t_{ccq} = 30 \text{ ps}$$

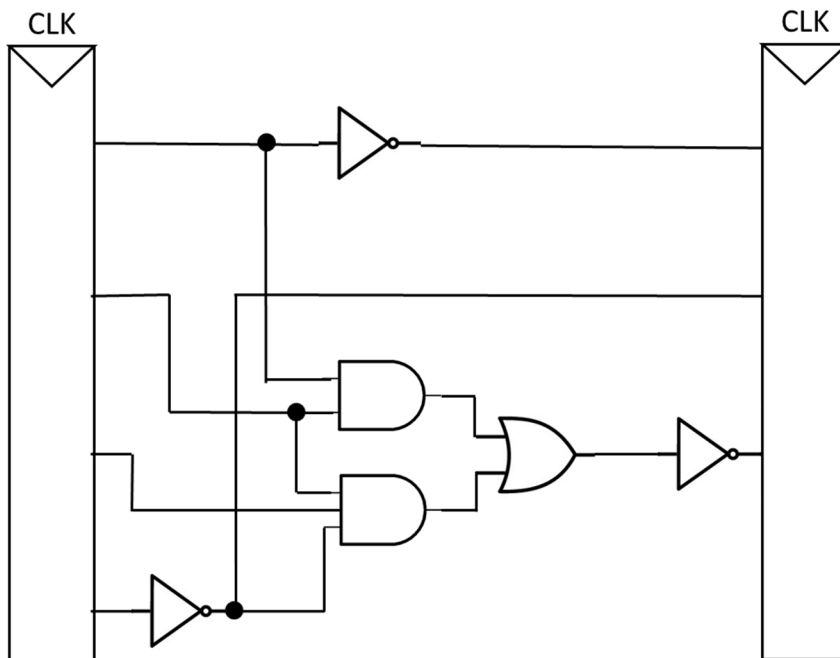
$$t_{\text{setup}} = 55 \text{ ps}$$

$$t_{\text{hold}} = 60 \text{ ps}$$

Delay Per gate:

$$t_{pd} = 35 \text{ ps}$$

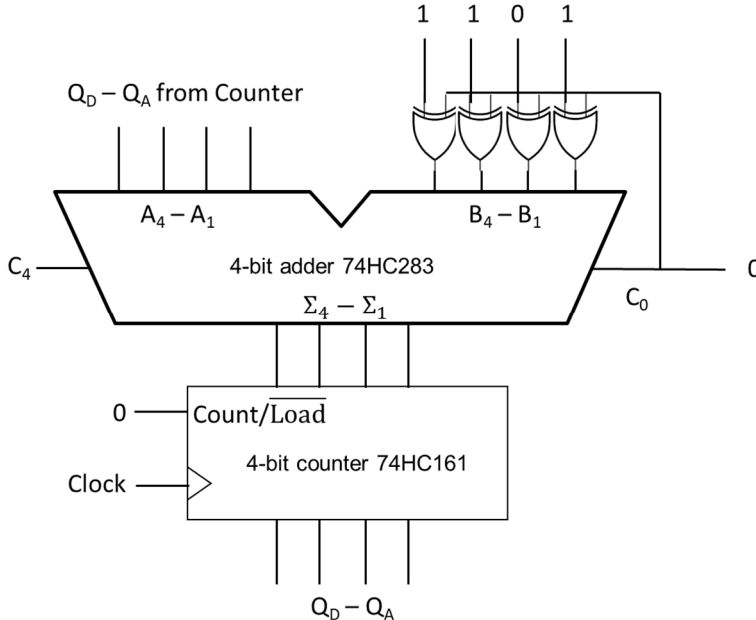
$$t_{cd} = 20 \text{ ps}$$



11 Counter

Swedish: Räknavaren nedan har kommit till tillstånd $Q_D Q_C Q_B Q_A = 0110$
Vad blir nästa tillstånd?

English: The counter below has counted to state $Q_D Q_C Q_B Q_A = 0110$
What is the next state?



12 Multiplication

Swedish: A och B är 8 bitars två-komplement kodade tal.
Beräkna $A \times B$ (binärt) och svara med ett 16 bitars två-komplement kodat tal.
Tänk på att du kan kontrollera dina beräkningar med decimala tal.

English: A and B are 8-bit binary (two's complement) numbers.
Calculate $A \times B$ (binary) and answer with a 16-bit binary (two's complement) number.
You can check your calculations using decimal numbers.

$$A = 11110010_2$$

$$B = 00011011_2$$

13 Division

Swedish: A och B är 8 bitars två-komplement kodade tal.
Beräkna A / B (binärt) och svara med kvot och rest (8 bitars två-komplement kodade tal).
Tänk på att du kan kontrollera dina beräkningar med decimala tal.

English: A and B are 8-bit binary (two's complement) numbers.
Calculate A / B (binary) and answer with quotient and remainder (8-bit binary two's complement numbers).
You can check your calculations using decimal numbers.

$$A = 00111111_2$$

$$B = 00001101_2$$

14 Fixed point

Swedish: Ett format för fixed point tal med tecken är att använda två-komplementtal med 4 bitar för talet och 4 bitar för bråkdelen. Omvandla A till ett decimalt tal.

English: One format for fixed point signed numbers is to use two's complement numbers with 4 bits for the integer and 4 bits for the fraction. Convert A to a decimal number.

$$A = 10101000_2$$

15 Full Addder

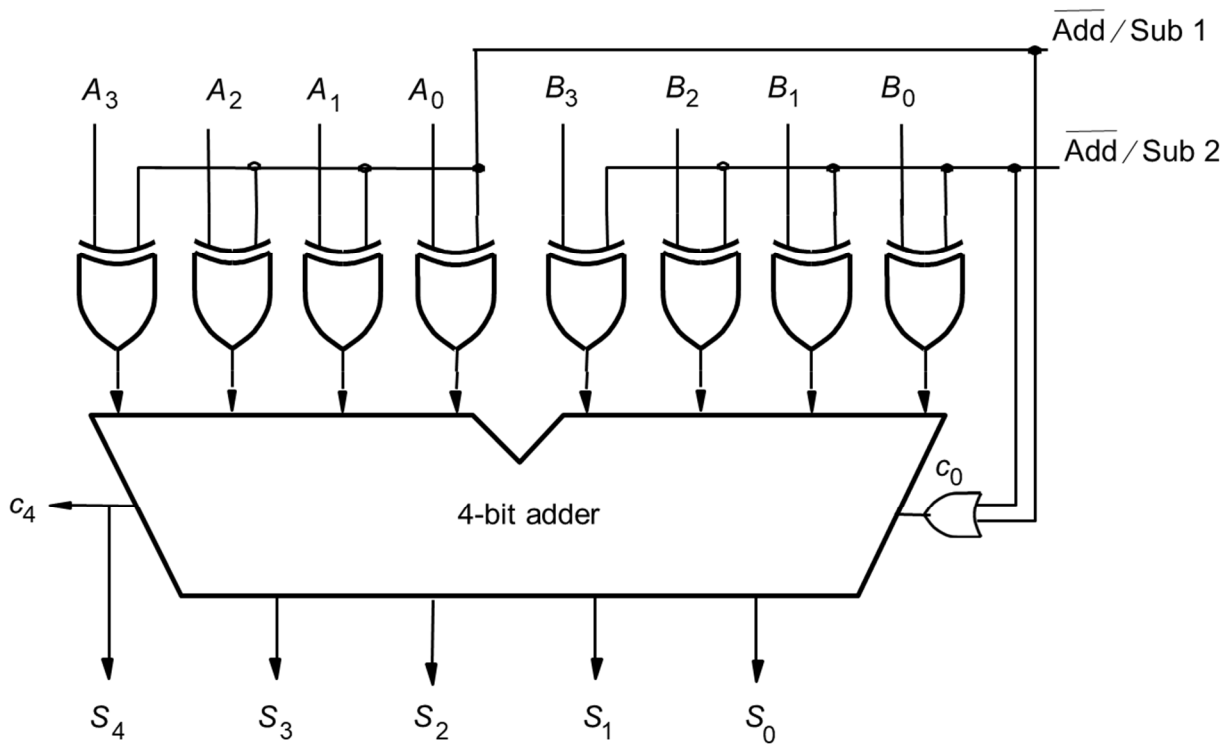
Swedish: Vad blir resultatet från heladderarkretsen nedan?

Svara med 5 bitar (S4 S3 S2 S1 S0)

English: What is the result for the full adder circuit below?

Answer with 5 bits (S4 S3 S2 S1 S0)

$$A = 0110 \quad B = 0110 \quad \overline{\text{Add/Sub}}_1 = 1 \quad \overline{\text{Add/Sub}}_2 = 0$$



Del 2/Part 2, 4 points per exercise, answer on separate paper

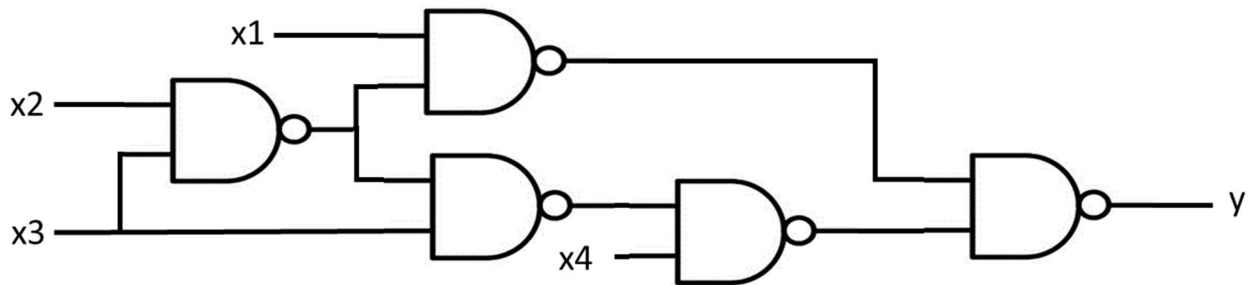
17 Analysis of Combinational Circuit

Swedish:

1. Ta fram booleskt uttryck för kretsen nedan.
2. Rita K-map för kretsen med variabelordning som i figuren.
3. Förenkla uttrycket med hjälp av K-map.
4. Rita ny krets med enbart NOR-grindar.

English:

1. Derive the Boolean expression for the circuit below.
2. Draw a K-map for the circuit with variables as in the figure.
3. Simplify the expression using the K-map.
4. Draw a new circuit using only NOR gates.



		$x_3x_4 =$			
		00	01	11	10
$x_1x_2 =$	00				
	01				
	11				
	10				

Rita om K-map i dina inlämnade svar.
Redraw the K-map in your answer sheets.

18 Design of Combinational Circuit

Swedish:

Konstruera kretsen för **e-segmentet** för en hexadecimal 7-segmentsdekoder. Sanningstabellen är given nedan.

1. Rita K-map för sanningstabellen med variabelordning som i figuren.
2. Ta fram enklast möjliga booleska uttryck från K-map.
3. Rita en krets för uttrycket med enbart NAND-grindar.
4. Rita en krets för K-map som använder en 4:1 Mux, grindar och 0 och 1.

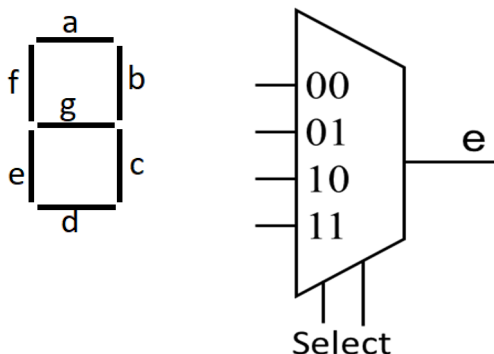
English:

Design the circuit for the **e-segment** of a hexadecimal to 7-segment decoder. The truth table is given below.

1. Draw a K-map for the truth table with variables as in the figure.
2. Derive simplest possible Boolean expression from the K-map.
3. Draw a circuit for the expression using only NAND-gates.
4. Draw a circuit for the K-Map using a 4:1 Mux, gates and 0 and 1.

e	CD 00	CD 01	CD 11	CD 10
AB 00				
AB 01				
AB 11				
AB 10				

Inputs				Segments						
A	B	C	D	a	b	c	d	e	f	g
0	0	0	0	1	1	1	1	1	1	0
0	0	0	1	0	1	1	0	0	0	0
0	0	1	0	1	1	0	1	1	0	1
0	0	1	1	1	1	1	1	0	0	1
0	1	0	0	0	1	1	0	0	1	1
0	1	0	1	1	0	1	1	0	1	1
0	1	1	0	1	1	0	1	1	1	1
0	1	1	1	1	1	1	0	0	0	0
1	0	0	0	1	1	1	1	1	1	1
1	0	0	1	1	1	1	1	0	1	1
1	0	1	0	1	1	1	0	1	1	1
1	0	1	1	0	0	1	1	1	1	1
1	1	0	0	1	1	0	0	1	1	0
1	1	0	1	1	0	1	1	1	0	1
1	1	1	0	1	1	0	0	1	1	1
1	1	1	1	1	0	0	0	1	1	1



Rita om K-map i dina inlämnade svar.

Redraw the K-map in your answer sheets.

19 Analysis of FSM

Swedish: Analysera vad nedanstående tillståndsmaskin (FSM) utför.

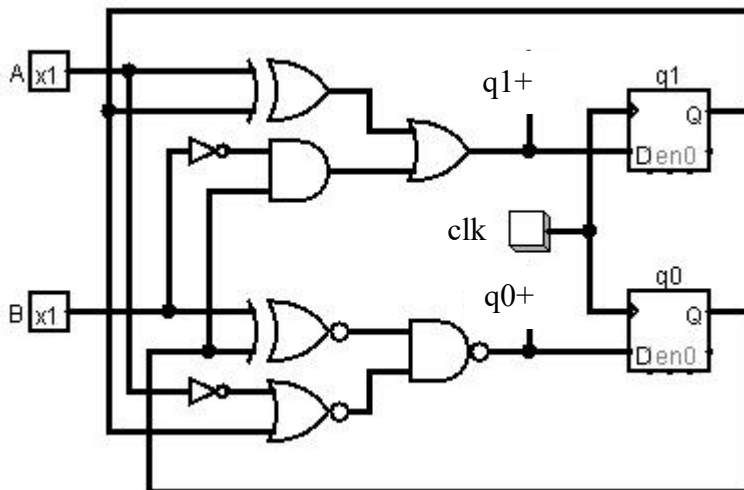
1. Ta fram Boolska uttryck för nästa tillstånd.
2. Rita K-Maps för $q1+$ och $q0+$.
3. Rita tillståndstabell.
4. Rita tillståndsdigram.

Använd ordningen $q1\ q0\ b\ a$ (det finns inga utsignaler förutom tillståndsvariablerna)

English: Analyze the state machine (FSM) below.

1. Derive Boolean expressions for next state.
2. Draw K-Maps for $q1+$ and $q0+$.
3. Draw a state table.
4. Draw a state diagram.

Use the order $q1\ q0\ B\ A$ (there are no outputs except for the state variables)



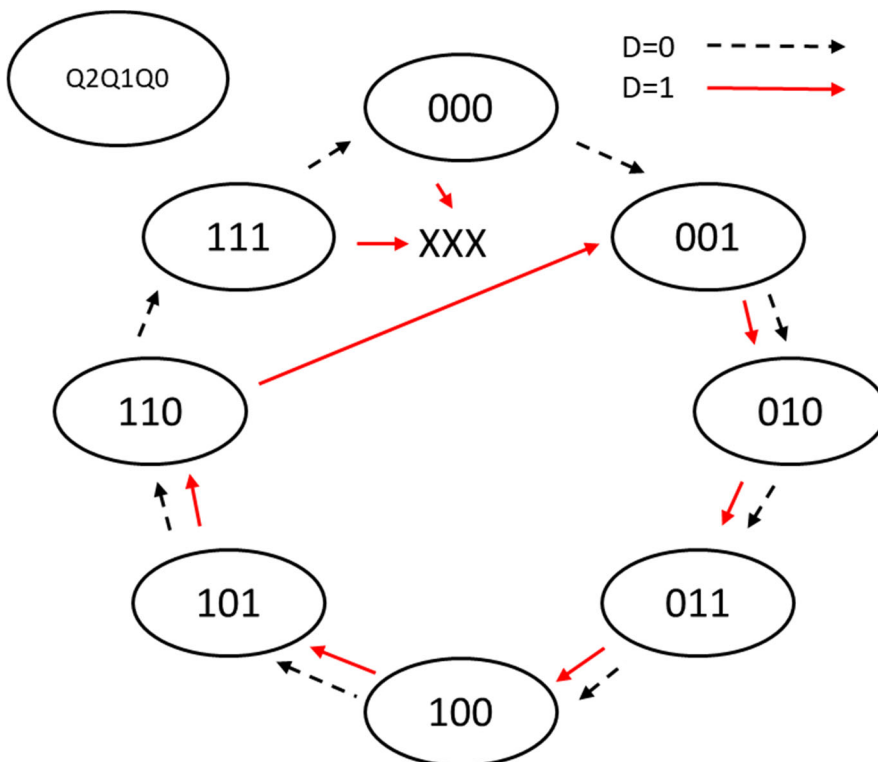
20 Design of FSM

Swedish: Konstruera en tillståndsmaskin (FSM) enligt tillståndsdigrammet nedan.

1. Rita tillståndstabell.
2. Ta fram K-map för nästa tillstånd.
3. Ta fram minimerade uttryck för nästa tillstånd, utnyttja "X" = don't care.
För $D = 1$, vilket tillstånd leder 000 och 111 till?
4. Rita kretsschema för en FSM med DFFs och vilka grindar som helst utom MUX.

English: Design a state machine (FSM) according to the state diagram below.

1. Draw a state table.
2. Derive K-maps for next state.
3. Derive minimized expressions for next state, use "X" = don't care.
For $D = 1$, which state do 000 and 111 lead to?
4. Draw the FSM circuit diagram with DFFs and any gates except MUX.



	$Q_1Q_0 =$			
	00	01	11	10
$D Q_2 =$ 00				
01				
11				
10				

Rita om K-map i dina inlämnade svar.

Redraw the K-map in your answer sheets.